

LPC1343FBD48 pins used by DLN-2

VpinNb	VirtualPin	PinNumber	RealPin	SpecialFunction0	SpecialFunction1	SpecialFunction2	SpecialFunction3	Description
0	PA0	39	PIO1_3	SWDIO	PIO1_3	AD4	CT32B1_MAT2	
1	PA1	28	PIO0_9	PIO0_9	MOSI	CT16B0_MAT1	SWO	
2	PA2	29	PIO0_10	SWCLK	PIO0_10	SCK	CT16B0_MAT2	
3	PA3	27	PIO0_8	PIO0_8	MISO	CT16B0_MAT0		
4	PA4	32	PIO0_11	R	PIO0_11	AD0	CT32B0_MAT3	
5	PA5	10	PIO0_2	PIO0_2	SSEL	CT16B0_CAP0		
6	PA6	33	PIO1_0	R	PIO1_0	AD1	CT32B1_CAP0	
7	PA7	31	PIO2_11	PIO2_11	SCK			
8	PB0	40	PIO1_4	PIO1_4	AD5	CT32B1_MAT3		
9	PB1	42	PIO1_11	PIO1_11	AD7			
10	PB2	45	PIO1_5	PIO1_5	nRTS	CT32B0_CAP0		
11	PB3	46	PIO1_6	PIO1_6	UART_RXD	CT32B0_MAT0		
12	PB4	47	PIO1_7	PIO1_7	UART_TXD	CT32B0_MAT1		
13	PB5	48	PIO3_3	PIO3_3				
14	PB6	43	PIO3_2	PIO3_2				
15	PB7	1	PIO2_6	PIO2_6				
16	PC0	35	PIO1_2	R	PIO1_2	AD3	CT32B1_MAT1	
17	PC1	36	PIO3_0	PIO3_0				
18	PC2	34	PIO1_1	R	PIO1_1	AD2	CT32B1_MAT0	
19	PC3	30	PIO1_10	PIO1_10	AD6	CT16B1_MAT1		
20	PC4	37	PIO3_1	PIO3_1				
21	PC5	38	PIO2_3	PIO2_3	nRI			
22	PC6	16	PIO0_5	PIO0_5	I2C_SDA			
23	PC7	15	PIO0_4	PIO0_4	I2C_SCL			
24	PD0	2	PIO2_0	PIO2_0	nDTR			
25	PD1	9	PIO1_8	PIO1_8	CT16B1_CAP0			
26	PD2	13	PIO2_1	PIO2_1	nDSR			
27	PD3	21	PIO2_5	PIO2_5				
28	PD4	23	PIO0_7	PIO0_7	nCTS			
29	PD5	24	PIO2_9	PIO2_9				
30	PD6	25	PIO2_10	PIO2_10				
31	PD7	26	PIO2_2	PIO2_2	nDCD			
		11	PIO2_7	PIO2_7				
		12	PIO2_8	PIO2_8				
		17	PIO1_9	PIO1_9				
		18	PIO2_4	PIO2_4				

LPC1343FBD48 pins used by DLN-2

		6	XTALIN					Oscillator Input
		7	XTALOUT					Oscillator out
		8	VDD					VDD
		44	VDD					VDD
		5	VSS					GND
		41	VSS					GND
		19	USB_DM					Usb Data-
		20	USB_DP					Usb Data-
		3	Reset					External reset input